

闫立晔

TEL:18236602400

出生日期: 2003 年 7 月

籍贯: 河南省 平顶山市

邮箱:YANLIYE2003@QQ.COM



教育背景

2021.09 - 2025.06 (本科) 华侨大学 / 信息科学与工程学院 / **集成电路设计与集成系统**
GPA:83.86 (专业前 20%) 主修课程: 电路, 模电, 数电, 数字集成电路设计, 模拟集成电路设计, 半导体物理与微电子器件, 数字系统组成原理和设计, FPGA 与 SOPC 设计, 集成电路工艺和版图设计等。

专业技能

熟练运用 Quartus, Cadance Virtuoso, ModelSim, Multisim 进行电路设计以及前后仿真验证, 熟练使用嘉立创 EDA, Altium Designer 等软件进行原理图绘制及 PCB 设计, 掌握电路焊接, 硬件调试能力。熟练使用示波器, 信号发生器, 线性电源, 万用表等基本调试和测试工具。掌握 Python, Matlab, C/C++, Verilog HDL, VHDL 等编程语言。

竞赛/项目经历

1.CMOS 全差分折叠共源共栅放大器

从电路性能要求出发, 使用 0.18 μ m 工艺库完成了全差分折叠共源共栅放大器电路与 layout 的设计, 并通过了 DRC, LVS 验证, 完成前后仿真工作。ADE 结果表明, 在闭环状态下建立时间达到 8.06ns, 增益 54.6dB, 带宽 2.7Mhz, 增益带宽 1.47GHz, 输出电压摆幅-1.6974v-1.709v。

2.信号混合与分离装置

2023 年全国大学生电子设计竞赛赛题, 设计了使用 NE5532 的加法器电路实现信号 A, B 的混合, 并使用 TI 运算放大器设计了带通滤波装置实现了信号的分离。

3.基于 SOPC 的 PWM 组件设计

以 Cylone IV 芯片为硬件平台, 通过编写 Verilog 代码, 将设计好的 PWM 控制器安装到 SOPC Builder 中与 Avalon 总线挂接, 最后成功在 Nios II 系统中编写 C 语言代码调用此模块, 设置占空比后, 使用示波器可以观察到输出的 PWM 波形。

4.室外自动导航越野小车

十八届全国大学生智能汽车竞赛室外越野组, 负责整车硬件电路设计以及 PCB 焊接及调试工作, 并参与部分软件代码的编写与调试。

证书/奖项

专业证书: CET-4, CET-6, 计算机 WPS Office 二级证书。

在校荣誉: 2021 学年国家励志奖学金、2021 学年优秀学生、2021 年化工学院“风云杯”辩论赛二等奖、2021 年优秀大学生志愿者、2022 学年国家励志奖学金、2023 年国家励志奖学金、2022 年“承志”文艺奖铜奖。